

Nella tabella seguente, i PLC Kernel Sistemi sono divisi per area di memoria.

- 1) Due PLC appartenenti alla stessa colonna (cioè aventi la stessa mappa di memoria) avranno anche la parte software completamente compatibile fra loro.
- 2) Utilizzare un software su un PLC con mappa di memoria differente da quella del PLC per il quale era stato inizialmente creato tale programma applicativo, richiede alcune correzioni e messe a punto. A tale proposito nel caso in cui si preveda di utilizzare l'applicativo creato, su un'altra mappa di memoria si consiglia fortemente l'utilizzo di EDITOR SIMBOLICI che consentiranno in modo rapido ed intuitivo il ricollocamento dei DATA MEMORY.

<b>Divisione PLC per MAPPA di MEMORIA</b>						
<b>STANDARD</b>	<b>D</b>	<b>FUJITSU</b>	<b>36109</b>	<b>ARM Serie 100</b>	<b>ARM Serie 200</b>	<b>ARM Serie 400</b>
DMX_16	DMX_16D	GTP_80	KS381C	DR_112R	DP_120	DP_364
DMX_19	DMX_19D	KS_392	KS381M	DR_120R	DP_232	KS_521
DMX_20	DMX_30DR	KS_392B	KS381N	KS_483	KS_531	KS_544
DMX_30R	DMX_30DS	KS_392I	KS381S	KS_497	KS_550	TP_320
DMX_30S	DMX_32D	KS_392M	KS391	KS_522		TP_430
DMX_32	DMX32D	KS_407	KS391M	KS_551		
GTP_64	GTS_128D	KS_408	KS391N	T_322		
GTP_128	GTS_240D	KS_412B	KS391O	VP_116		
TSP_128	KS_367D	KS_412R	KS_413			
VTP_322	KS_395D	TSP_240	KS_433Q			
VTP_402	KS_405AD	TSP_350	KS_433R			
VTP_403	KS_405D	TSP_570	KS_433S			
	KS_405M		KS_441			
	KS_405P		KS_444			
	KS_414A					
	KS_414P					
	KS_427					
	KS_438					
	KS_443					
	KS_443R					
	KS_456					
	KS_457					
	KS_467					
	PAN_16D					
	TSP_128D					
	VTP_403D					